

1. Geben Sie die dreistellige Hex.-Zahl $FC9_{hex}$ zunächst als Dualzahl und dann als Oktalzahl an.

2. Gegeben seien die beiden Dualzahlen $A = 1011\ 1001$ und $B = 0101\ 1110$. Berechnen Sie das Ergebnis der folgenden **logischen Operationen**, und geben Sie die jeweils dazu notwendigen Schaltbilder an:

$\neg(A+B)$ bzw. $A \nabla B$

$\neg(A * B)$ bzw. $A \bar{\wedge} B$

$\bar{A} \oplus \bar{B}$ bzw. $\bar{A} \neq \bar{B}$ bzw. $\bar{A} \leftrightarrow \bar{B}$

$\bar{A} \otimes \bar{B}$ bzw. $\bar{A} \equiv \bar{B}$ bzw. $\bar{A} \leftrightarrow \bar{B}$

$\overline{\bar{A}}$ bzw. $\neg(\neg A)$

3. Gegeben seien die Dualzahlen $A = 1101$ und $B = 0110$ und $C = 1011$ und $D = 1100$. Berechnen Sie das Ergebnis der folgenden **arithmetischen Operationen** mittels eines Addierwerkes:

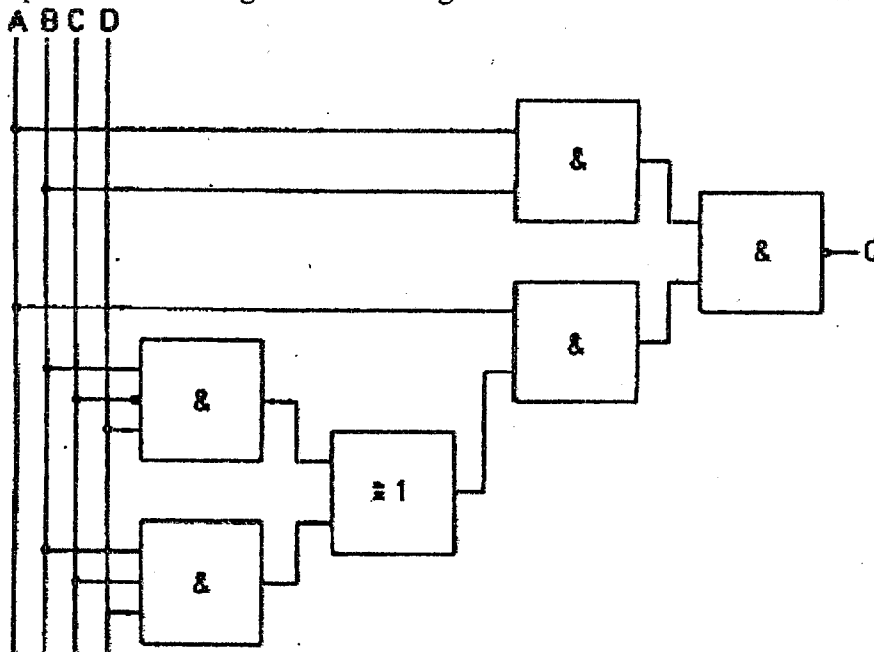
$A+B+C+D$

$A-C$

$C-D$

Mit welchem Gatter realisieren Sie die bitweise Komplementbildung (Einerkomplement)? Erklären Sie das zusätzliche Ergebnisbit! (Nur duale Rechnung, kein Schaltbild!)

4. Optimieren Sie folgende Schaltung und zeichnen Sie die einfachste äquivalente Schaltung:



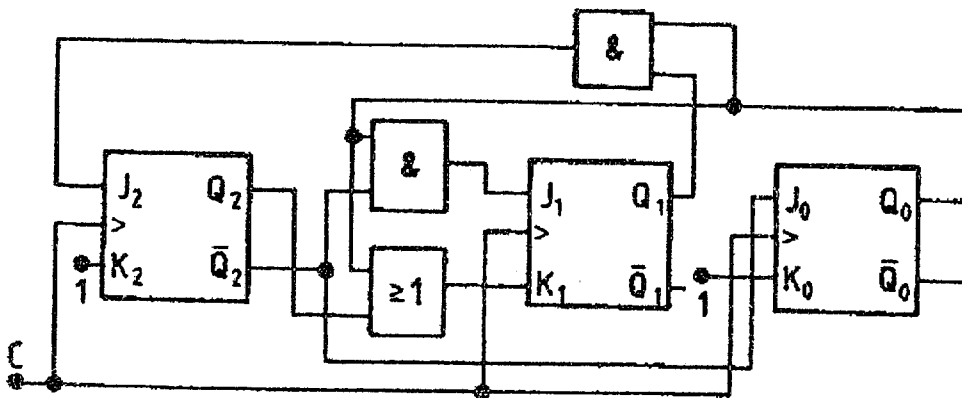
5. Eine Steuerschaltung soll bei folgenden Eingangsbedingungen ihrer drei Schalter (Schließer) A, B und C am Ausgang Q ein "1"-Signal ergeben: wenn alle Schalter ausgeschaltet, oder nur Schalter B und C betätigt, oder A eingeschaltet und B und C gemeinsam ein- oder ausgeschaltet sind. Entwerfen Sie eine möglichst einfache Schaltung! (Wahrheitstabelle, DNF, minimalisierte Schaltgleichung, Schaltbild)

6. Der Dezimalwert einer 4-Bit-Dualzahl gegeben im Aiken-Code soll durch eine Sieben-Segment-Anzeige dargestellt werden. Entwerfen Sie mittels einer PLA (programmierbare UND-Matrix mit nachfolgender programmierbarer ODER-Matrix) einen Codewandler von 4-Bit-Aiken-Eingang auf die 7 Ausgangsleitungen zur Ansteuerung der Anzeige (Codetabelle und Schaltung!).

7. Welche Funktion hat die nachfolgende Schaltung ?

a) Erstellen Sie aus dem Schaltbild die sechs Erregungsfunktionen J_i und K_i , und anhand der Arbeitstabelle für die J-K-Flipflops berechnen Sie die Zustandsfolgetabelle beginnend mit dem Zustand $Q_2Q_1Q_0 = 000$ beim Takt Nr. $k=0$. Welche Dezimalwerte $Z^{(k)}$ nimmt das duale 3-Bit-Ausgangswort $Q_2Q_1Q_0$ an, wenn der Takt bis $k=11$ läuft ?

b) Alternativ zeichnen Sie das Impulsfolgediagramm für C, Q_0, Q_1, Q_2



$J_2 =$
 $K_2 = 1$
 $J_1 =$
 $K_1 =$
 $J_0 =$
 $K_0 = 1$

k	Q_2	Q_1	Q_0	$Q_2^{(k+1)}$	$Q_1^{(k+1)}$	$Q_0^{(k+1)}$	J_2	K_2	J_1	K_1	J_0	K_0	Z
0	0	0	0					1				1	0
1								1				1	
2								1				1	
3								1				1	
4								1				1	
5								1				1	
6								1				1	
7								1				1	
8								1				1	
9								1				1	
10								1				1	
11								1				1	

③ $A = 1101 = 13$
 $B = 0110 = 6$
 $C = 1011 = 11$
 $D = 1100 = 12$

4-Bit-Dual-Rechnung
 entspricht 2-Bit-Dezimalrechnung

a) $A+B+C+D$:

1101	13
0110	6
1011	11
1100	12
<hr/>	
Carry 1: 1111	12
Carry 2: 11	42
<hr/>	
101010	32 + 8 + 2 = 42

$A+B+C+D = \boxed{101010}$ XX

oder $A+B$:

1101
0110
1
<hr/>
10011

$E = 10011$

$E+C$:

10011
1011
11
<hr/>
11110

$F = 11110$

$F+D$:

11110
1100
11
<hr/>
101010

$A+B+C+D = 101010$

b) $A - \bar{C} = A + \bar{C} + 1$
 $\bar{C} = 0100$

für $A \geq C$

$(2^4 - 1)$ -Komplement

$A - C$:

1101
0100
11
<hr/>
10001
1
<hr/>
0010

signabit ←
 Konstante →
 carry

dez: 13
 88 (99-Komplement)

1
<hr/>
101
1
<hr/>
+02

$A - C = \boxed{10010}$

↓
 Sign WertBits
 pos

2-Bit-Kompl:

1101
0100
<hr/>
10010

⇒ +0010

XX

c) $C - D = (C + \bar{D})$ für $C < D$

$\bar{D} = 0011$

$C - D:$
 $\begin{array}{r} 1011 \\ 0011 \\ \hline 11 \end{array}$

der: $\begin{array}{r} 11 \\ 87 \end{array}$ (Komplement)

carry
 signumbit ← $0|1110$
 Einkompl.: 0001

$\begin{array}{r} 098 \\ \hline 01 \end{array}$ (Komplement)
 $\rightarrow -01$

$C - D = \boxed{00001}$

XX

Sign neg.
 Wertbit

zweikompl
 $\begin{array}{r} 1011 \\ 0100 \\ \hline 1111 \\ 0001 \end{array} \rightarrow -0001$
 bei. C-Str. geht hier nicht.

d) i) Ein-Komplementbildung, mit XOR-Gatter



s	x	q	Sign
0	0	0	1
0	1	1	1
1	0	1	0
1	1	0	0

$s = \overline{\text{Sign}}$

$\text{Sign} = 1 \rightarrow q = x$

$\text{Sign} = 0 \rightarrow q = \bar{x}$

Steuersignal s gebildet aus invertierten Signumbit

ii) 5. Bit ist Signumbit. $\text{Sign} = 1$: positive Zahl $\text{Sign} = 0$: negative Zahl

$\text{Sign} = 1 \rightarrow$ Ergebnis um 1 erhöhen (increment one)

$\text{Sign} = 0 \rightarrow$ Ein-Komplement vom Ergebnis bilden

(4)

$$\bar{q} = e \cdot f$$

$$e = a \cdot b$$

$$f = g \cdot h$$

$$g = a$$

$$h = i + j$$

$$i = b \cdot \bar{c} \cdot d$$

$$j = b \cdot c \cdot d$$

$$\bar{q} = (a \cdot b) \cdot (a \cdot (i + j)) = \frac{(a \cdot b) \{ a [(b \cdot \bar{c} \cdot d) + (b \cdot c \cdot d)] \}}{2 \text{ Pkt}}$$

$$= a \cdot a \cdot b \cdot (i + j)$$

$$= a \cdot b \cdot (i + j)$$

$$= a \cdot b \cdot i + a \cdot b \cdot j$$

$$= a \cdot b \cdot b \cdot \bar{c} \cdot d + a \cdot b \cdot b \cdot c \cdot d$$

$$= a \cdot b \cdot \bar{c} \cdot d + a \cdot b \cdot c \cdot d$$

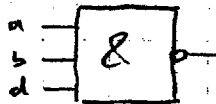
$$= a \cdot b \cdot d \cdot (\bar{c} + c)$$

$$\bar{q} = a \cdot b \cdot d$$

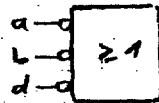
$$\boxed{q = \overline{a \cdot b \cdot d}}$$

$$\boxed{q = \bar{a} + \bar{b} + \bar{d}}$$

$$\boxed{= \bar{a} \cdot \bar{b} + \bar{d} = \overline{a \cdot b \cdot d} \quad \text{2 Pkt}}$$



oder



X / 5 Pkt

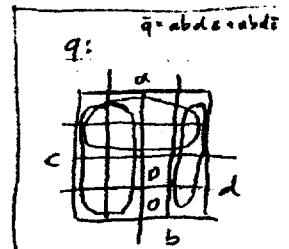
oder $q = \overline{(a \cdot b) \{ a \cdot [b \cdot \bar{c} \cdot d + b \cdot c \cdot d] \}}$

$$= \overline{a \cdot b + a \cdot [b \cdot d]}$$

$$= \bar{a} + \bar{b} + \bar{a} + \bar{b} \cdot d$$

$$= \bar{a} + \bar{b} + \bar{a} + \bar{b} + \bar{d}$$

$$= \bar{a} + \bar{b} + \bar{d}$$



4. absppt.

oder am Wahrheitstabelle $q = \bar{b} + \bar{d} + \bar{a} \cdot b = \bar{b} + \bar{b} \cdot \bar{a} + \bar{d} = (\bar{b} + \bar{a}) \cdot (\bar{b} + b) + \bar{d}$

5)

a)

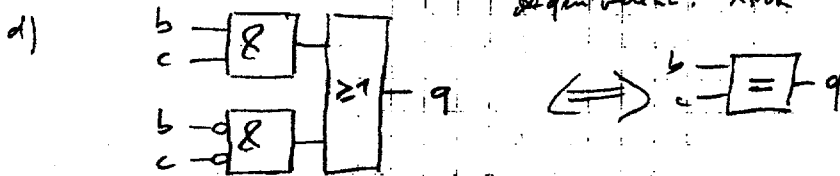
a	b	c	q
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

X

b) $q = \bar{a}\bar{b}\bar{c} + \bar{a}bc + a\bar{b}\bar{c} + abc$ [KDNF] X
 $q = (\bar{a}+a)bc + (\bar{a}+a)\bar{b}\bar{c}$

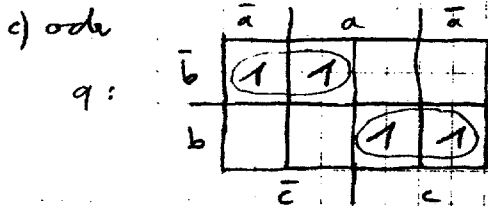
c) $q = bc + \bar{b}\bar{c}$ $q = b \leftrightarrow c$ [MDNF] X

Äquivalenz: XOR



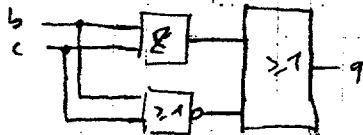
X

4 Pkt



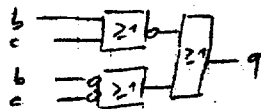
$q = \bar{b}\bar{c} + bc$

oder $q = bc + \overline{b+c}$



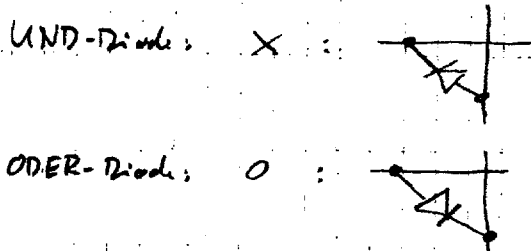
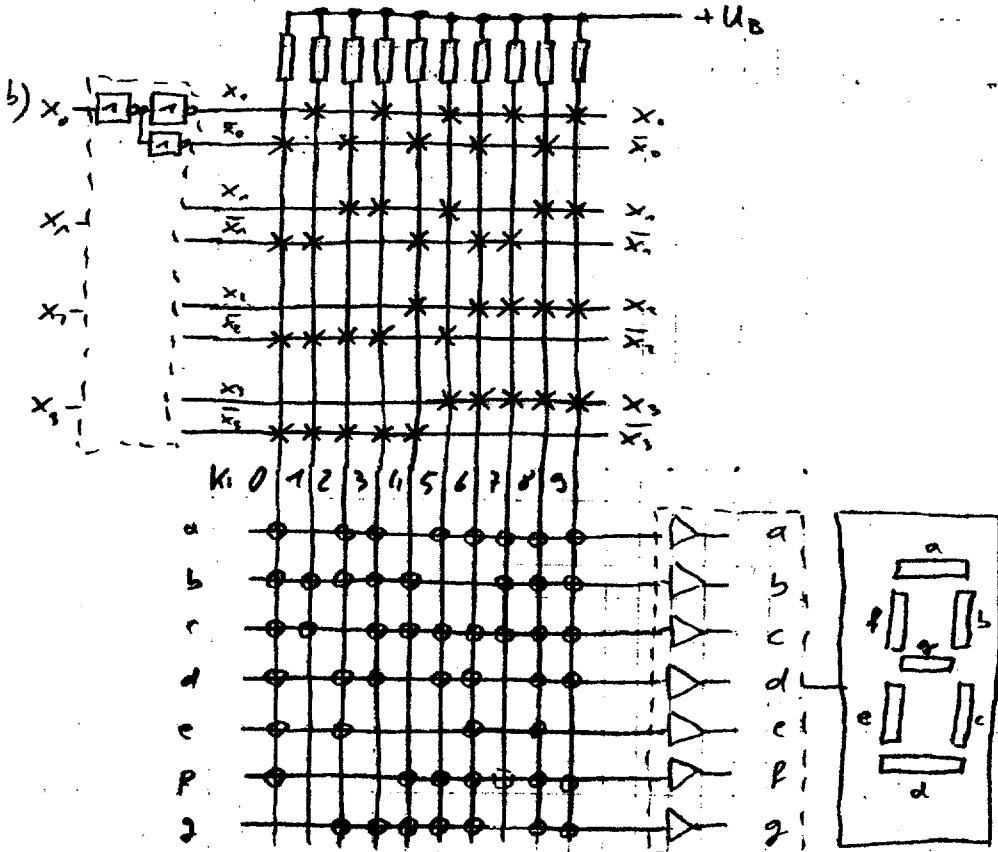
$bc = \overline{\overline{bc}} = \overline{\overline{b+c}}$

oder $q = \overline{b+c} + \overline{b+c}$



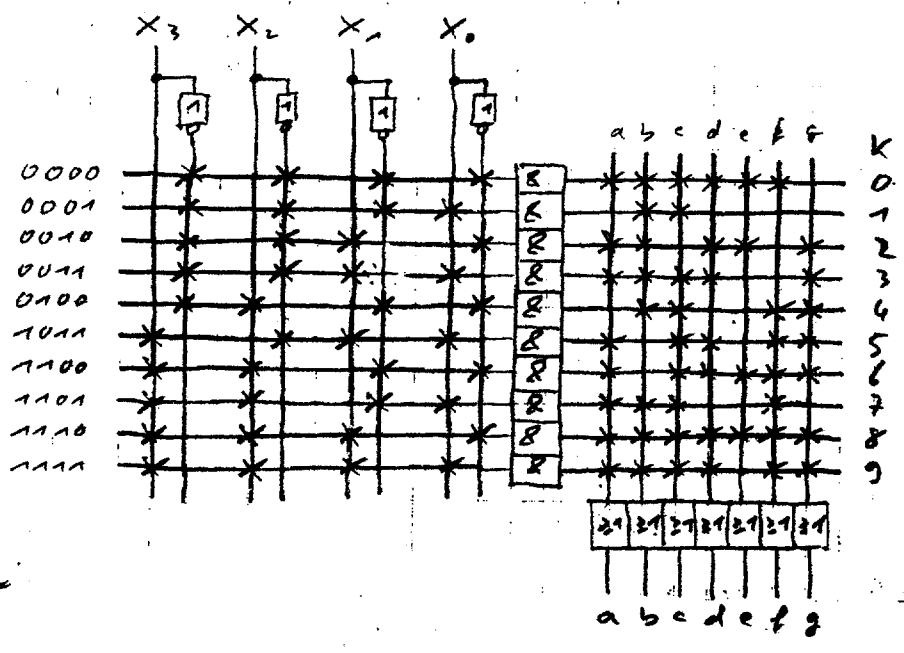
⑥

Dez k	Addieren				7-Segment						
	x_3	x_2	x_1	x_0	a	b	c	d	e	f	g
0	0	0	0	0	1	1	1	1	1	1	0
1	0	0	0	1	0	1	1	0	0	0	0
2	0	0	1	0	1	1	0	1	1	0	1
3	0	0	1	1	1	1	1	1	0	0	1
4	0	1	0	0	0	1	1	0	0	1	1
5	1	0	1	1	1	0	1	1	0	1	1
6	1	1	0	0	1	0	1	1	1	1	1
7	1	1	0	1	1	1	1	0	0	1	0
8	1	1	1	0	1	1	1	1	1	1	1
9	1	1	1	1	1	1	1	1	0	1	1



3 Pkt

b) oder schematisch:



X

X

aus Schaltbild:

(7) / $J_2 = Q_1 \cdot Q_0$
 $K_2 = 1$
 $J_1 = \overline{Q_2} \cdot Q_0$
 $K_1 = Q_2 + Q_0$
 $J_0 = \overline{Q_2}$
 $K_0 = 1$

JK-FF:

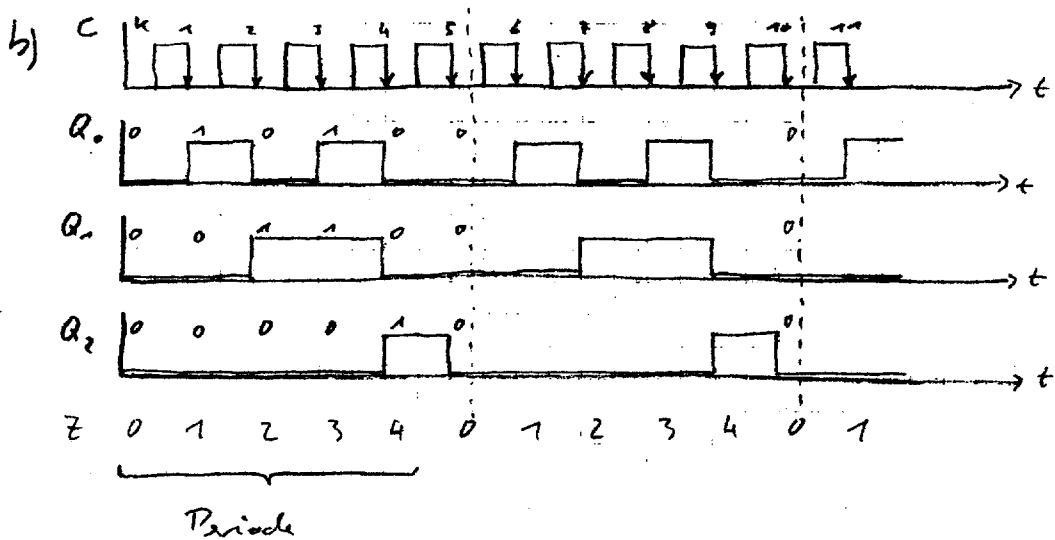
J	K	Q	$Q^{(k+1)}$	mode
0	0		$Q^{(k)}$	speichern
0	1		0	reset
1	0		1	set
1	1		$\overline{Q^{(k)}}$	toggle

a)

k	Q_2	Q_1	Q_0	J_2	K_2	J_1	K_1	J_0	K_0	$Q_2^{(k+1)}$	$Q_1^{(k+1)}$	$Q_0^{(k+1)}$	Z = $Q_2 Q_1 Q_0$
0	0	0	0	0·0=0	1	1·0=0	0	0·1=0	1	0	0	1	0
1	0	0	1	0·0=0	1	1·1=1	0	0·1=0	1	0	1	0	1
2	0	1	0	1·0=0	1	1·0=0	0	0·0=0	1	0	1	1	2
3	0	1	1	1·1=1	1	1·1=1	0	0·1=0	1	1	0	0	3
4	1	0	0	0·0=0	1	0·0=0	0	0·1=0	1	0	0	0	4
5	0	0	0	0	1	0	0	1	1	0	0	1	0
6	0	0	1	0	1	1	1	1	1	0	1	0	1
7	0	1	0	0	1	0	0	1	1	0	1	1	2
8	0	1	1	1	1	1	1	1	1	1	0	0	3
9	1	0	0	0	1	0	1	0	1	0	0	0	4
10	0	0	0	0	1	0	0	1	1	0	0	1	0
11	0	0	1	0	1	1	1	1	1	0	1	0	1

X X X

⇒ Funktion: **Modulo-5-Zähler**
 bei Frequenzteil 1:5



wie vorherige Klausur, deren Lösung vorgegeben

→ Wertung 126%
 1245-1545 3h